


ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ  
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ  
«САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ  
ТЕЛЕКОММУНИКАЦИЙ ИМ. ПРОФ. М.А. БОНЧ-БРУЕВИЧА»  
(СПбГУТ)

АРХАНГЕЛЬСКИЙ КОЛЛЕДЖ ТЕЛЕКОММУНИКАЦИЙ  
ИМ. Б.Л. РОЗИНГА (ФИЛИАЛ) СПбГУТ  
(АКТ (Ф) СПбГУТ)

УТВЕРЖДАЮ

Зам. директора по учебной работе

 М.А. Цыганкова

28 03 2024 г.

**РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ  
ОП.04. ОСНОВЫ ЭЛЕКТРОННОЙ И ВЫЧИСЛИТЕЛЬНОЙ  
ТЕХНИКИ**

по специальности:

11.02.18 Системы радиосвязи, мобильной связи и  
телерадиовещания

г. Архангельск  
2024

Рабочая программа учебной дисциплины составлена на основе Федерального государственного образовательного стандарта среднего профессионального образования по специальности 11.02.18 Системы радиосвязи, мобильной связи и телерадиовещания, примерной основной образовательной программы по специальности 11.02.18 Системы радиосвязи, мобильной связи и телерадиовещания и в соответствии с учебным планом по специальности 11.02.18 Системы радиосвязи, мобильной связи и телерадиовещания.

Рабочая программа рассмотрена и одобрена цикловой комиссией Почтовой связи и общепрофессиональных дисциплин

Протокол № 8 от 28.03 2024 г.

Председатель Рубашнева Ю.В. Рубашнева

Составитель:

Ю.В. Рубашнева, преподаватель первой квалификационной категории АКТ  
(ф) СПбГУТ

## СОДЕРЖАНИЕ

1	ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	4
2	СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ	6
3	УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	12
4	КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ	15

# 1 ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ ОП.04. ОСНОВЫ ЭЛЕКТРОННОЙ И ВЫЧИСЛИТЕЛЬНОЙ ТЕХНИКИ

## 1.1 Место дисциплины в структуре образовательной программы:

Учебная дисциплина «Основы электронной и вычислительной техники» является обязательной частью общепрофессионального цикла образовательной программы в соответствии с ФГОС по специальности 11.02.18 – Системы радиосвязи, мобильной связи и телерадиовещания.

## 1.2 Планируемые результаты освоения дисциплины:

В рамках программы учебной дисциплины обучающимися осваиваются умения и знания

Код ПК, ОК	Умения	Знания
ОК 01, ОК 02, ОК 06, ОК 07, ОК 09 ПК 1.1-ПК 1.5 ПК 2.1-ПК 2.4 ПК 3.1-ПК 3.3 ПК 5.1-ПК 5.3	Рассчитывать параметры электронных приборов и электронных схем по заданным условиям; составлять и диагностировать схемы электронных устройств; работать со справочной литературой; использовать типовые средства вычислительной техники и программного обеспечения в профессиональной деятельности; осуществлять перевод чисел из одной системы счисления в другую, применять законы алгебры логики; строить и использовать таблицы истинности логических функций, элементов, устройств.	Технические характеристики полупроводниковых приборов и электронных устройств; основы микроэлектроники и интегральные схемы; виды информации и способы их представления в электронно-вычислительных машинах (ЭВМ); логические основы ЭВМ, основы микропроцессорных систем; типовые узлы и устройства ЭВМ, взаимодействие аппаратного и программного обеспечения ЭВМ.

## 2 СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

### 2.1 Объем учебной дисциплины и виды учебной работы

<b>Вид учебной работы</b>	<b>Объем часов</b>
<b>Объем учебной дисциплины</b>	<b>214</b>
<b>Суммарная учебная нагрузка во взаимодействии с преподавателем</b>	<b>156</b>
<b>в т.ч. в форме практической подготовки</b>	<b>76</b>
в том числе:	
теоретическое обучение	78
лабораторные занятия	76
итоговое занятие	2
<b>Самостоятельная работа при изучении дисциплины</b>	<b>40</b>
<b>Промежуточная аттестация в форме дифференциального зачета 1 семестр, в форме экзамена 2 семестр</b>	<b>6</b>
<b>Консультации</b>	<b>2</b>
<b>Самостоятельная работа при подготовке к экзамену</b>	<b>10</b>

## 2.2 Тематический план и содержание учебной дисциплины ОП.04. ОСНОВЫ ЭЛЕКТРОННОЙ И ВЫЧИСЛИТЕЛЬНОЙ ТЕХНИКИ

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем часов	Коды компетенций, формированию которых способствует элемент программы	
Тема 1 Логические основы электронно-вычислительной техники	<b>Содержание учебного материала</b>		ОК 01 ОК 02 ОК 06 ОК 07 ОК 09 ПК 1.1, ПК 1.2, ПК 1.3, ПК 1.4, ПК 1.5 ПК 2.1, ПК 2.2, ПК 2.3, ПК 2.4 ПК 3.1, ПК 3.2, ПК 3.3, ПК 5.1, ПК 5.2, ПК 5.3.	
	1	<b>Введение.</b> Роль электронно-вычислительной техники в современных условиях.		2
	2	<b>Системы счисления.</b> Элементарные логические функции. Основы алгебры логики. Булевы переменные. Таблицы истинности, формулы. Законы алгебры логики. Нормальные и совершенно нормальные формы. Определение параметров и обозначения интегральных логических элементов. Минимизация логических функций. Карты Карно.		6
	3	<b>Виды информации и способы представления её в ЭВМ.</b> Системы счисления. Перевод чисел из одной системы счисления в другую. Правила десятичной арифметики Способы представления чисел в разрядной сетке ЭВМ Двоичная арифметика, алгоритм сложения. Сложение в обратных и дополнительных кодах.		2
	<b>Лабораторные занятия</b>			<b>14</b>
	1	Взаимный перевод чисел из одной системы счисления в другую.		2
	2	Исследование простейших логических элементов.		2

	<b>3</b>	Исследование комбинаций различных логических элементов.	2	
	<b>4</b>	Преобразование логических функций в таблицу истинности.	2	
	<b>5</b>	Синтез логических схем на основе логического преобразователя.	2	
	<b>6</b>	Построение карт Карно, минимизация логических функций с помощью логических законов.	4	
	<b>Самостоятельная работа обучающихся</b>		<b>6</b>	
	1	Разработка и моделирование логической схемы в среде схемотехнического моделирования «Multisim» по заданной логической функции.	6	
<b>Тема 2</b> Физические основы электронно-вычислительной техники	<b>Содержание учебного материала</b>		<b>22</b>	ОК 01 ОК 02 ОК 06 ОК 07 ОК 09
	1	<b>Полупроводниковые диоды.</b> Основные определения и классификация полупроводниковых диодов.	4	ПК 1.1, ПК 1.2, ПК 1.3, ПК 1.4, ПК 1.5
	2	<b>Биполярные и полевые транзисторы.</b> Классификация, условные графические обозначения транзисторов. Структура, принцип действия биполярных транзисторов.	4	ПК 2.1, ПК 2.2, ПК 2.3, ПК 2.4
	3	<b>Технология изготовления.</b>	2	ПК 3.1, ПК 3.2, ПК 3.3, ПК 5.1, ПК 5.2, ПК 5.3.
	4	<b>Способы включения транзисторов:</b> с общей базой, с общим эмиттером, с общим коллектором.	4	
	5	<b>Анализ схем.</b>	4	
	6	<b>Реализации элементов булевой алгебры на базе транзисторов.</b> Интегральное исполнение логических элементов. Основные понятия интегральных микросхем (ИМС). Базовые элементы ИМС различных типов логик.	4	

	<b>Лабораторные занятия</b>	<b>18</b>	
	<b>7</b> Исследование работы полупроводниковых диодов	4	
	<b>8</b> Исследование работы полупроводниковых транзисторов	4	
	<b>9</b> Снятие характеристик и определение параметров тиристоров	2	
	<b>10</b> Снятие статических характеристик и определение параметров транзисторов в схеме с общей базой и общим эмиттером	2	
	<b>11</b> Построение базовых элементов различных логик	4	
	<b>12</b> Построение сложных логических схем с заданными параметрами	2	
	<b>Самостоятельная работа обучающихся</b>	<b>10</b>	
	2 Выполнение работы со справочной литературой	4	
	3 Выполнение работы со справочной литературой	2	
	4 Выполнение работы со справочной литературой	2	
	5 Выполнение работы со справочной литературой	2	
<b>Тема 3 Основы микроэлектроники: элементы интегральных схем</b>	<b>Содержание учебного материала</b>	<b>10</b>	ОК 01 ОК 02 ОК 06 ОК 07 ОК 09 ПК 1.1, ПК 1.2, ПК 1.3, ПК 1.4, ПК 1.5 ПК 2.1, ПК 2.2,
	<b>1</b> <b>Классификация интегральных микросхем и термины в микроэлектронике.</b> Технические характеристики и показатели интегральных схем (ИС). Классификация и система обозначений.	2	
	<b>2</b> <b>Элементы и компоненты гибридных и монолитных интегральных схем.</b> Материалы, применяемые в тонкопленочных,	4	



		толсто пленочных и монолитных ИС, принципы проектирования интегральных схем. Фотолитография, методы осаждения материалов, современные технологии создания интегральных схем.		ПК 2.3, ПК 2.4 ПК 3.1, ПК 3.2, ПК 3.3, ПК 5.1, ПК 5.2, ПК 5.3.
	3	<b>Фотолитография</b> , методы осаждения материалов, современные технологии создания интегральных схем.	4	
	<b>Самостоятельная работа обучающихся</b>		<b>8</b>	
	6	Выполнение работы со справочной литературой	2	
	7	Написание реферата на тему «Развитие приборов функциональной микроэлектроники»	6	
<b>Тема 4</b> Основные элементы и устройства вычислительной техники	<b>Содержание учебного материала</b>		<b>26</b>	ОК 01 ОК 02 ОК 06 ОК 07 ОК 09
	1	<b>Типовые узлы и устройства вычислительной техники.</b> Шифратор и дешифратор: принцип работы, временная диаграмма, логические зависимости.	4	ПК 1.1, ПК 1.2, ПК 1.3, ПК 1.4, ПК 1.5
	2	<b>Сумматоры одноразрядные.</b> Сумматоры комбинационные. Процесс сложения двоичных чисел. Применение сумматоров в составе АЛУ ЭВМ.	4	ПК 2.1, ПК 2.2, ПК 2.3, ПК 2.4
	3	<b>Мультиплексоры и демultipлексоры.</b> Назначение, способы масштабирования и принцип работы.	4	ПК 3.1, ПК 3.2, ПК 3.3, ПК 5.1, ПК 5.2, ПК 5.3.
	4	<b>Триггеры.</b> Назначение, таблицы истинности триггеров, диаграмма их работы.	4	
	5	<b>Регистр:</b> общие сведения, параллельный регистр, сдвиговый регистр, последовательный регистр.	4	
	6	<b>Счетчик:</b> Назначение, типы и область	4	

		применения.		
	7	<b>Принципы построения и классификация устройств памяти – ОЗУ, ПЗУ.</b>	2	
	<b>Лабораторные занятия</b>		<b>42</b>	
	13	Исследование работы RS, JK, D -триггеров	4	
	14	Синтез и изучение схем мультиплексора и демultipлексора	6	
	15	Синтез и изучение схемы шифратора и дешифратора	6	
	16	Синтез и изучение схемы арифметического сумматора	4	
	17	Синтез и изучение схемы работы счетчиков параллельного и последовательного типа	6	
	18	Изучение функционирования оперативного запоминающего устройства	4	
	19	Синтез и изучение схемы работы сдвиговых регистров	6	
	20	Синтез и изучение схемы работы регистров хранения	6	
	<b>Самостоятельная работа обучающихся</b>		<b>2</b>	
	8	Разработка и моделирование мультиплексора в среде схемотехнического моделирования «Multisim».	2	
<b>Тема 5 Основы микропроцессорных систем</b>	<b>Содержание учебного материала</b>		<b>10</b>	ОК 01 ОК 02 ОК 06 ОК 07 ОК 09 ПК 1.1, ПК 1.2,
	1	Архитектура микропроцессора и её элементы.	4	
	2	Рабочий цикл микропроцессора	2	
	3	<b>Система команд МП-</b> арифметические, логические команды, команды пересылки,	2	

		команды управления процессором.		ПК 1.3, ПК 1.4, ПК 1.5 ПК 2.1, ПК 2.2, ПК 2.3, ПК 2.4 ПК 3.1, ПК 3.2, ПК 3.3, ПК 5.1, ПК 5.2, ПК 5.3.
4		<b>Интерфейсы вычислительной техники</b> типы интерфейсов и их характеристики. Взаимодействие аппаратного и программного обеспечения в работе ЭВМ. Характеристики периферийных устройств.	2	
		<b>Лабораторные занятия</b>	<b>2</b>	
21		Изучение схемы арифметического сумматора на ИМС 74181	2	
		<b>Самостоятельная работа обучающихся</b>	<b>14</b>	
9		Выполнение индивидуального проектного задания по теме «Изучение функционирования АЛУ на ИМС 74181 в режиме логических функций»	14	
<b>Итоговое занятие</b>			<b>2</b>	ОК 01, ОК 02, ОК 06 ОК 07, ОК 09, ПК 1.1, ПК 1.2, ПК 1.3, ПК 1.4, ПК 1.5, ПК 2.1, ПК 2.2, ПК 2.3, ПК 2.4, ПК 3.1, ПК 3.2, ПК 3.3, ПК 5.1, ПК 5.2, ПК 5.3
<b>Консультация</b>			<b>2</b>	
<b>Промежуточная аттестация</b>			<b>6</b>	
		<b>Самостоятельная работа обучающихся</b>	<b>10</b>	
10		Подготовка к экзамену	10	
<b>Всего:</b>			<b>214</b>	

### **3 УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ**

**3.1 Для реализации программы учебной дисциплины предусмотрены следующие специальные помещения:**

Лаборатория электронной и вычислительной техники, оснащенная оборудованием и техническими средствами обучения: стол на металлокаркасе для преподавателя – 1 шт., стол на металлокаркасе – 1 шт., кресло Юпитер– 2 шт., табурет ученический– 14 шт., стол компьютерный на металлокаркасе левый учебная доска – 5 шт., стол компьютерный на металлокаркасе правый – 10 шт., ПК 1 шт.: монитор 19” TFT HP LA 1951g, системный блок (Colorsit L8011/Asus P5LD2 SE/Intel Core 2 Duo E4300 1.8GHz/DDR II 2Gb/GeForce 8400 GS/Seagate 80Gb SATA II/Gigabit Lan), ПК 14 шт.: монитор 17” TFT Samsung Sync Master 740N, системный блок (Microlab M4108/ASRock P4i65G/Intel Pentium 4 2.4GHz/DDR 2Gb/Seagate 80Gb IDE/FE Lan), мультимедиа-проектор Casio XJ-A140V, экран Lumien Master Picture 4\*3, учебная доска, программное обеспечение: MS Windows XP, MS Visio 2007 (графический редактор), LibreOffice 5 (в составе текстовый редактор LibreOffice Writer), MathCAD 2014, Multisim 10.1, Any Logic 7, Консультант+, Free Pascal 3.0.2, Python 3.4, Foxit Reader 7, 7-zip16.04, Inkscape, Notepad, KiCode, Chrome, ANI, GIMP, Opos records, VerseQ, GPSS World Student Version 5.2.2, локальная сеть с доступом к ЭБС и СДО.

### **3.2 Информационное обеспечение реализации программы**

#### **3.2.1. Основные печатные и электронные издания:**

1. Гальперин, М. В. Электронная техника : учебник / М. В. Гальперин. – 2-е изд., испр. и доп. – Москва : ИНФРА-М, 2021. – 352 с. – (Среднее профессиональное образование). – ISBN 978-5-16-015415-2. – URL: <https://znanium.com/catalog/product/1150312> – Режим доступа: по подписке. – Текст : электронный.

2. Гальперин, М. В. Электротехника и электроника : учебник / М.В. Гальперин. – 2-е изд. – Москва : ФОРУМ : ИНФРА-М, 2022. – 480 с. – (Высшее образование: Бакалавриат). – ISBN 978-5-00091-660-5.– URL: <https://znanium.com/catalog/product/1841658>. – Режим доступа: по подписке. – Текст : электронный.

3. Миленина, С. А. Электротехника, электроника и схемотехника : учебник и практикум для среднего профессионального образования / С. А. Миленина, Н. К. Миленин ; под редакцией Н. К. Миленина. — 2-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2024. — 406 с. — (Профессиональное образование). — ISBN 978-5-534-04676-2. // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/536766>. — Текст : электронный

4. Партыка, Т. Л. Вычислительная техника : учебное пособие / Т.Л. Партыка, И.И. Попов. — 3-е изд., перераб. и доп. — Москва : ФОРУМ :

ИНФРА-М, 2022. — 445 с. : ил. — (Среднее профессиональное образование). - ISBN 978-5-00091-510-3. - URL: <https://znanium.com/catalog/product/1703191>. — Режим доступа: по подписке. — Текст : электронный.

5. Ситников, А. В. Прикладная электроника : учебник / А.В. Ситников, И.А. Ситников. — Москва : КУРС : ИНФРА-М, 2023. — 272 с. — (Среднее профессиональное образование). — ISBN 978-5-906923-28-8. — URL: <https://znanium.com/catalog/product/1912895>. — Режим доступа: по подписке. — Текст : электронный.

### **3.2.2. Дополнительные источники:**

1. Алиев, И. И. Электротехника и электрооборудование в 3 ч. Часть 3 : учебное пособие для среднего профессионального образования / И. И. Алиев. — 2-е изд., испр. и доп. — Москва : Издательство Юрайт, 2024. — 375 с. — (Профессиональное образование). — ISBN 978-5-534-04342-6. / Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/539387>. — Текст : электронный.

2. Белоус, А. И. Материалы и устройства нанoeлектроники. Электроника после Мура : научно-популярное издание / А. И. Белоус, В. А. Солодуха. - Москва ; Вологда : Инфра-Инженерия, 2022. - 564 с. - ISBN 978-5-9729-1045-8. - URL: <https://znanium.com/catalog/product/1902693> — Режим доступа: по подписке. — Текст : электронный.

3. Максимов, Н. В. Архитектура ЭВМ и вычислительных систем : учебник / Н.В. Максимов, Т.Л. Партыка, И.И. Попов. — 5-е изд., перераб. и доп. — Москва : ФОРУМ : ИНФРА-М, 2024. — 511 с. — (Среднее профессиональное образование). - ISBN 978-5-00091-511-0. - URL: <https://znanium.com/catalog/product/2083334>. — Режим доступа: по подписке. - Текст : электронный.

4. Партыка, Т. Л. Периферийные устройства вычислительной техники : учебное пособие / Т.Л. Партыка, И.И. Попов. — 3-е изд., испр. и доп. — Москва : ФОРУМ, 2022. — 432 с. : ил. — (Профессиональное образование). - ISBN 978-5-91134-594-5. - URL: <https://znanium.com/catalog/product/1778076>. — Режим доступа: по подписке. - Текст : электронный.

5. Романюк, В. А. Основы радиоэлектроники : учебник для среднего профессионального образования / В. А. Романюк. — Москва : Издательство Юрайт, 2024. — 288 с. — (Профессиональное образование). — ISBN 978-5-534-10394-6. // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/542110>. — Текст : электронный

6. Славинский, А. К. Электротехника с основами электроники : учебное пособие / А.К. Славинский, И.С. Туревский. — Москва : ФОРУМ : ИНФРА-М, 2022. — 448 с. — (Среднее профессиональное образование). - ISBN 978-5-8199-0747-4. - URL: <https://znanium.com/catalog/product/1864187>. — Режим доступа: по подписке. — Текст : электронный.

7. Черепанов, А. К. Микросхемотехника : учебник / А.К. Черепанов. — Москва : ИНФРА-М, 2023. — 292 с. — (Среднее профессиональное образование). - ISBN 978-5-16-015613-2. - URL:

<https://znanium.com/catalog/product/1899022>. – Режим доступа: по подписке. –  
Текст : электронный.

#### 4 КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Результаты обучения	Критерии оценки	Методы оценки
<p>Перечень знаний, осваиваемых в рамках дисциплины:</p> <ul style="list-style-type: none"> <li>- технические характеристики полупроводниковых приборов и электронных устройств;</li> <li>- основы микроэлектроники и интегральные схемы;</li> <li>- виды информации и способы их представления в электронно-вычислительных машинах (ЭВМ);</li> <li>- логические основы ЭВМ, основы микропроцессорных систем;</li> <li>- типовые узлы и устройства ЭВМ, взаимодействие аппаратного и программного обеспечения ЭВМ.</li> </ul>	<p>Характеристики демонстрируемых знаний</p> <p>Правильные и четкие ответы на контрольные вопросы.</p> <p>Техническая грамотность и четкость понимания особенностей физических процессов, принципов построения и работы электронных приборов и устройств.</p> <p>Грамотное понимание технологии изготовления цифровых интегральных схем.</p> <p>Быстрота ориентации в системе обозначения аналоговых и цифровых интегральных схем.</p> <p>Качество и техническая грамотность составленных рефератов, четкость изложения материала.</p> <p>Точность, четкость и доходчивость формулировок при изложении материала доклада по заданной теме.</p> <p>Быстрота ориентации в представляемом материале, быстрота реакции на встречные вопросы</p> <p>Быстрота выполнения тестовых заданий,</p>	<ul style="list-style-type: none"> <li>– тестирование;</li> <li>– письменный опрос;</li> <li>– устный опрос;</li> <li>– устное собеседование по теоретическому материалу;</li> <li>– оценка результатов выполнения лабораторных работ №№ 1-21;</li> <li>- дифференцированный зачет</li> <li>– экзамен</li> </ul>

	уровень верных ответов. Уровень ориентации в видах информации и способах их представления в ЭВМ.	
<p>Перечень умений, осваиваемых в рамках дисциплины:</p> <ul style="list-style-type: none"> <li>- рассчитывать параметры электронных приборов и электронных схем по заданным условиям;</li> <li>- составлять и диагностировать схемы электронных устройств; работать со справочной литературой;</li> <li>- использовать типовые средства вычислительной техники и программного обеспечения в профессиональной деятельности;</li> <li>- осуществлять перевод чисел из одной системы счисления в другую, применять законы алгебры логики;</li> <li>- строить и использовать таблицы истинности логических функций, элементов, устройств.</li> </ul>	<p>Характеристики демонстрируемых умений</p> <p>Точность и грамотность определения и анализа основных параметры электронных схем и оценки работоспособности устройств электронной техники.</p> <p>Быстрота и техническая грамотность подбора элементов электронной аппаратуры по заданным параметрам.</p> <p>Скорость ориентации в разделах справочной литературе.</p> <p>Точность, быстрота и техническая грамотность выполнения практических заданий.</p> <p>Точность и быстрота перевода чисел из одной системы счисления в другую.</p> <p>Грамотный выбор средств вычислительной техники для профессиональной деятельности.</p> <p>Техническая грамотность при выборе рационального программного обеспечения для профессиональной деятельности.</p>	<ul style="list-style-type: none"> <li>– оценка результатов выполнения лабораторных работ №№ 1-21;</li> <li>– оценка результатов выполнения самостоятельной работы;</li> <li>– дифференцированный зачет</li> <li>– экзамен</li> </ul>